(19) 日本国特許庁 (JP)

① 特許出願公開

⑫ 公 開 特 許 公 報 (A)

昭58—66181

⑤ Int. Cl.³G 06 K 15/22

9/38

3/13

識別記号

庁内整理番号 2116—5B 43公開 昭和58年(1983)4月20日

6336—2 F 2116—5 B

発明の数 1 審査請求 未請求

(全 4 頁)

匈図形記録装置

20特

G 01 D

G 06 F

願 昭56-164614

20出 願 昭56(1981)10月15日

⑫発 明 者 大手明

武蔵野市中町2丁目9番32号株

式会社横河電機製作所内

⑪出 願 人 株式会社横河電機製作所

武蔵野市中町2丁目9番32号

⑩代 理 人 弁理士 小沢信助

明 組 書

L 発明の名称 図形配金装置

2. 停許請求の範囲

5 発明の詳細な説明

本発明は、ラスタスキャン方式の各種グラフィ クプリンタに適用可能な関形記録装置に関するも のである。

従来、計算機からの信号によって関形を描く場

合、XY ブロッタあるいはレーザブリンタ、インタ ジェットブリンタなどのラスタスキャン方式のブ リンタが用いられる。

XYプロッタを用いる場合、XYプロッタは、計算機からの図形命令信号を二点間を描く線分信号として版次受け、これに使って順次線分を描くダイナミックスキャン方式がとられている。しかしながら、この方式は図形を描くのに長時間を要する欠点がある。

ラスタスキャン方式のブリンタは、最近その性能が向上して、10本/mm以上の分解能を易めてあると、複雑な設計図を発表といるというになる。このようになり、複雑な設計図をおける。このは、カー・ング・ションが、一名は、通常金面面に相談のというに、通常金面面に相談によるのでは、、の変換を可能とする。しかしなが、高速の変換を可能とする。しかしなが、

爾面の大きさが、例えばA4版程度となると、 10本/mmとして、 2,000 × 3,000 = 6 × 10⁶ bit もの 大容量を必要とする。

ここにおいて、本発明は図形命令信号を入力とし、直離、2次曲線、文字などを高速で発生する高速文字図形発生装置を用いることによって、大容量のメモリ手段を用いることなく、図形命令信号で、ラスタスキャン方式のブリンタを動作できるようにした図形記録装置を提供しようとするものである。

第1図は本発明に係る装置が適用される装置全体を示す構成プロック図である。図にかいて、 1 は計算機等の外部機器を総括的に示したもの、 2 はこの外部機器 1 から図形記録に必要をコマンド,定数等を受ける I/O ポート、 5 はこの I/O ポートを介して印加されるコマンド,定数等を一時記憶してかくパッファメモリ、 4 はマイクロブロセッサで、各種のブログラムを配憶する ROM 、定数や作業領域としての RAM を含んでいる。 5 は図形命令信号を入力し、この信号に応じて直線, 2 次機

なわれる 2 個の簡像メモリを設けた点に構成上の 特徴がある。

第2回かよび第3回は、との安置に用いられているグラフィックブリンタ1の一例を示す神の田である。第2回に示すブリンタ技量で2によってがある。第2回に示す光を光走査数量で2によってが表表を表示される。またではある。とは、第4とのである。というととに発展がある。いずれる、ラスタは、一本でとなりのである。いずれる、ラスタは、一本でとなって個別によって個別によって個別によって個別によって個別によって個別によって個別によって個別によって個別によって個別によっての形をできる。

以下、第1回に示すブロック図の動作を次に集4回を参照しなから説明し、本発明について説明 してみよう。

外部機器 1 からは、作図に必要な各種命令信号が I/O ポート 2 に送られ、これらの命令信号はパッファメモリ 5 に一時的に記憶される。外部機器

特開昭58-66181(2)

線,文字などの図形信号を例えば200ms/ドット~ 140/ドット以上の高速で発生できる高速文字図 形発生装置である。との装置は、 DDA 変位比較法 (Displacement Comparison Method)などの動作原理に よって、直線、円、2次曲線がドット位置として 出力される。なお、文字などは、例えば、キャラ クタジェネレータの ROM に入って知り、これが高 速でとり出される。 61、62 はいナれもスキャンコ ンパータとしての役目を力す面像メモリで、その 容量は全面面の 1/n に相当しており、信号の統み 出しと書き込みとが交互に並行して行なわれる。 1 はラスタスキャン方式のグラフィックブリンタ である。 1/0 ポート 2 、 パッファメモリる 、マイ クロブロセッサ 4。 高速図形・文字発生器 5。 画 像メモリ61, 62 及びグラフィックプリンタフは、 それぞれデータパスDBを介して互いに結合してい

本発明に係る装置は、高速図形・文字発生器 5 を設けた点及び、全画面の 1/m に相当する容量を 持ち、銃み出しと普を込みとが交互に並行して行

1 からの図形命令信号は、例えば第4図に示す三 角形と四角形を描くものとすれば、線分AB,BC,CA. DE, EF, FG, GD の各信号が送られる。マイクロブ ロセッサ4は、外部根器1とは独立してパッファ メモリ3内の作図データを読み取り処理をする。 すなわち、マイクロプロセッサ4は高速図形・文 字発生器をとともに、パッファメモリるから作図 データを読み取り、とれをソフトウェアによって 演算処理し、画像メモリ61又は62に直線。 2 次曲 顔あるいは文字のラスタスキャン方式の情報に変 換する。ととで、画像メモリ61,62 の各容量は、 実画面(1頁)の 1/n (ととでは n=6)であって、 ラスタスキャン情報への変換データは、 1/n の面 面を順次ずらして.回に分けて行なわれ、この結 果は、面像メモリ61と62とに交互に順番に書き込 まれる。なお、画面の分割数1は、大きぐすれば それだけ面像メモリの容量を小さくできるが、逆 **に区切点(A₁, A₂ P₂, P₃など)のメモリ量が増大** する。それ故に a は 20 程度が適当である。

第4図に示す図形の例によれば、ひとつの画面

を6分割したものであって、何えば画面IKおい て、級分 A₁ A₂, C₂C₁, D₁D₂, F₂F₃ を、高速図形・文 字発生器 5 を用いて各線分を結ぶ直線を直くに必 要な直線図形信号とし、これを画像メモリ61にラ スタスキャン情報として記憶させる。次に、画面 ■にかいて、線分 A₂A₃, C₃C₂, D₂E, FF₂ を高速図 形・文字発生器5を用いて各級分を結ぶ直線を画 くに必要な直線図形信号とし、これを画像メモリ 62にラスタスキャン情報として記憶させる。とと で、画像メモリ62に画面目が記憶されている間は、 画像メモリ61から画面』に相当するラスタスキャ ン信号がマイクロブロセッサ4からの信号によっ て、グラフィックプリンタフに出力される。一方 の面像メモリへのデータの書き込みは、他方の面 像メモリからの出力が発了する以前に終了する。 以下同じようにして、画面V、V、Vについても 高速図形・文字発生装置をから図形発生のための 信号が出力され、これが交互に画像メモリ61,62 に書き込まれ、また、交互に画像メモリ 81,62 か ら、ラスタスキャン信号が読み出される。グラフ

特開昭58-66181(3)

ィックブリンタは、マイクロブロセッサ4からのブリント命令により、ラスタスキャン方式によって高速印字を行い、ハードコピーを作成することができる。

第5 図はラスタスキャン方式のブリンタ 7 によるハードコピーの一例を示す図であって、図示するようにドットの集合によって各種文字や図形が高速で推かれる。ラスタの本数を増加させれば、それだけ分解能を向上させることができる。

以上説明したように、本発明によれば、大容量のメモリ手段を用いることなく、 図形命令信号で タスタスキャン方式のブリンタを動作させること のできる図形記録装置が実現できる。

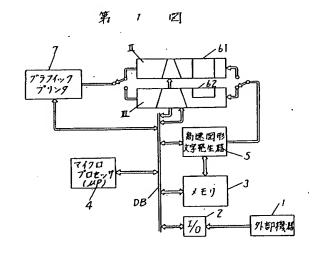
4 図面の簡単な説明

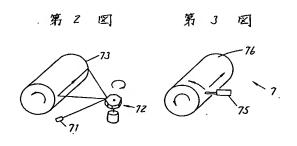
第1 図は本発明に係る装置が適用される装置全体を示す構成プロック図、第2 図かよび第3 図はこの装置に用いられているグラフィックブリンタの一例を示す構成図、第4 図は本発明装置の動作を説明するための説明図、第5 図はラスタスキャン方式のブリンタによるハートコピーの一例を示

ナ図でもる。

1 …外部機器、2 … I/O ポート、3 …パッファ メモリ、4 …マイタロプロセッサ、5 …高速図形・文字発生器、61,62 …価像メモリ、7 …グラフィックメモリ。

代理人 弁理士 小 択 信 蚝





特開昭58-66181(4)

